

IBM annonce le développement d'un transistor de 6 nanomètres

Un consortium d'entreprises du secteur informatique a récemment calculé que la taille des transistors devra descendre sous les 9 nanomètres d'ici 2016 pour confirmer une nouvelle fois la Loi de Moore, selon laquelle les microprocesseurs doublent leurs performances tous les 12 à 18 mois...

Lors de l'International Electron Devices Meeting à San Francisco, l'équipe d'IBM Research Laboratories doit annoncer le développement d'un transistor d'une taille de 6 nanomètres. Pour parvenir à cet exploit, les chercheurs d'IBM ont utilisé une technique baptisée "transistor scaling" qui permet notamment de réduire l'épaisseur du silicium nécessaire. La couche de silicium, sur laquelle sera posé le transistor, est appliquée sur un matériau isolant qui réduit la perte d'énergie électrique, améliorant ainsi la vitesse des circuits et l'efficacité au niveau énergétique.

Un transistor de 6 nanomètres permettra de réduire la taille des puces à un dixième de celle des microprocesseurs disponibles aujourd'hui. Toutefois, un microprocesseur pouvant intégrer des transistors de cette taille ne sera disponible sur le marché qu'au-delà de 2016.

Source & infos complémentaires :
Agence pour la Diffusion de l'Information Technologique

Par

Publié sur Cafeduweb - Archives le vendredi 13 décembre 2002

Consultable en ligne : <http://archives.cafeduweb.com/lire/2581-ibm-annonce-developpement-un-transistor-6-nanometres.html>