

Nouvelle puce basse consommation

IBM dévoile une nouvelle puce basse consommation. Au cours du Microprocessor Forum qui se tiendra la semaine prochaine à San

Jose (Californie) IBM présentera son microprocesseur basse consommation, le PowerPC 405LP, dont la consommation d'énergie est réduite de 90%...

Celui-ci est doté de circuits permettant d'interrompre l'activité de toutes les parties du microprocesseur qui ne sont pas nécessaires aux tâches en cours et de les réactiver instantanément.

Le PowerPC 405LP peut donc assurer des fonctions avancées, comme la reconnaissance vocale ou le cryptage sans provoquer une dépense accrue d'énergie des batteries qui équipent les téléphones cellulaires, les ordinateurs de poche et d'autres appareils portables.

IBM a également annoncé la création du Low-Power Computing Research Center au sein de son laboratoire d'Austin (Texas). La réduction de la consommation en énergie des microprocesseurs intéresse vivement les concurrents de Big Blue, comme Transmeta, qui fabrique déjà une puce basse consommation destinée aux ordinateurs de poche, ou Intel, qui vient d'acquiescer le microprocesseur Strong/Arm, grâce au rachat de Digital Equipment. WSJ 12/10/01 (IBM develops low-power chip aimed at extending battery life).

Source & infos complémentaires :

Adit

Par

Publié sur Cafeduweb - Archives le lundi 15 octobre 2001

Consultable en ligne : <http://archives.cafeduweb.com/lire/458-nouvelle-puce-basse-consommation.html>